

대한민국 제1999-029671호 (1999.04.26) 제1호

특 1999-029671

(19) 대한민국특허청(KR)

(12) 공개특허공보(A)

(51) Int. Cl.
G11B 20/12

(11) 공개번호 특 1999-029671
(43) 공개일자 1999년 04월 26일

(21) 출원번호 특 1998-037264
(22) 출원일자 1998년 09월 10일
(30) 우선권주장 97-245657 1997년 09월 10일 일본(JP)
97-247330 1997년 09월 11일 일본(JP)
97-348208 1997년 12월 17일 일본(JP)
(71) 출원인 소니 가부시키 가미샤 이데미 노부유키
(72) 발명자 일본 도쿄도 시나가와구 기타시나가와 6-7-35 소니(주) 내
오카다 슌지
일본 도쿄도 시나가와구 기타시나가와 6-7-35 소니(주) 내
스에나가 신이치
일본 도쿄도 시나가와구 기타시나가와 6-7-35 소니(주) 내
후지 노부코
일본 도쿄도 시나가와구 기타시나가와 6-7-35 소니(주) 내
(74) 대리인 이범호

소사장구: 없음

(54) 정보 기록 방법 및 장치 및 정보 기록 매체

요약

정보 기록 장치에서는, 소프트웨어 제어에 의해, 변속, 재생이 가능하다. 이를 위해서는, 정보 기록 장치는 논리 섹터를 액세스 단위로 하여, 오디오/비주얼 데이터 스트림을 기록하기 위한 HDD와, AV 마이크로컴퓨터 시스템(10)을 갖는다. 이 AV 마이크로컴퓨터 시스템(10)은 기록 데이터 단위로써 프레임 길이의 정수배에 상당하는 고정 길이의 오디오/비주얼 디지털 데이터 스트림을 갖는다. AV 마이크로컴퓨터 시스템(10)은 기록 데이터 단위를 상기 기록 데이터 단위를 전부 기록할 수 있는 최소수의 논리 섹터에 할당하고, 상기 디지털 데이터 스트림의 논리 섹터의 나머지 부분에 더미(dummy) 데이터를 스테핑(stuffing)한다.

도면

도 1

도 2

도 3의 구성 설명

- 도 1은 본 발명에 따른 정보 기록 장치의 일례의 구조를 도시한 블록도.
- 도 2는 본 발명에 따른 정보 기록 장치의 HDD의 일례의 구조를 도시한 블록도.
- 도 3은 본 발명에 따른 실제의 정보 기록 장치의 일례의 구조를 도시한 블록도.
- 도 4는 본 발명에 따른 정보 기록 장치의 ATA 어댑터의 일례의 구조를 도시한 블록도.
- 도 5는 본 발명에 따른 정보 기록 장치에서의 데이터 흐름의 일례를 도시한 도면.
- 도 6은 본 발명에 따른 정보 기록 장치의 2-뱅크 RAM에서의 데이터 전송 타이밍을 도시한 도면.
- 도 7은 SD 사양의 데이터 스트림을 기록하는 HDD의 포맷을 도시한 도면.
- 도 8은 고압축 SD 사양의 데이터 스트림을 기록하는 HDD의 포맷을 도시한 도면.
- 도 9는 HD 사양의 데이터 스트림을 기록하는 HDD 포맷을 도시한 도면.
- 도 10은 본 발명에 따른 정보 기록 장치에서 일련의 재생 단계를 도시한 흐름도.